

数据手册

MODULETEK: DAC-QSFP-100G-P-xxAWG-aa.aaM-D1D1B

QSFP 100G 无源直连线缆

产品简介

ModuleTek 的 100G 无源线缆使用屏蔽的高速差分线缆，符合 100G 以太网标准和 QSFP 多源协议 (MSA) 标准，支持 100G 传输速率，也可以向下兼容各种速率。QSFP 100G 无源线缆是短距离应用的优选方案，普遍应用于数据中心同机柜或相邻机柜之间的数据传输，其最大的特点是低成本、超低功耗 (小于 0.1 瓦) 和高可靠性。

产品特性

- 高达 100Gb/s 的双向数据传输能力
- 符合 QSFP MSA 标准
- 完全符合 IEEE 802.3bj
- 交流耦合输入和输出
- 100 欧姆差分阻抗
- 全金属外壳，具有出色的 EMI 性能
- 3.3V 单电源供电，低功耗
- 符合 RoHS 标准
- 工作温度范围 (外壳温度) :
商业温度等级: 0°C 至 70°C



应用

100G 以太网
串行数据传输

订购信息

型号	产品 ID	描述	线规	长度
DAC-QSFP-100G-P-30AWG-aa.aaM-D1D1B	M521304	QSFP 100G 无源线缆, aa.aa \leq 3	30AWG	长度 \leq 3 米
DAC-QSFP-100G-P-28AWG-aa.aaM-D1D1B	M301803	QSFP 100G 无源线缆, aa.aa \leq 3	28AWG	长度 \leq 3 米
DAC-QSFP-100G-P-26AWG-aa.aaM-D1D1B	M501203	QSFP 100G 无源线缆, aa.aa \leq 5	26AWG	长度 \leq 5 米

注:

1. “P” 表示无源线缆。
2. “aa.aa” 表示以米为单位的线缆长度。
3. 该产品可实现写保护功能。
4. 上表中产品的线径是不同长度下的默认值，我们还可以为有特殊要求的客户提供其他线径产品。
5. 产品 ID 为我司产品标准型号的简写订货号。

如需了解更多信息或订购上述产品，请联系：

电子邮件: sales@moduletek.com

摩泰光电官网: www.moduletek.com

产品一般规格

参数	符号	最小值	典型值	最大值	单位	备注
误码率	BER			10^{-12}		
工作温度	T _C	0		70	°C	1
储存温度	T _{STO}	-40		85	°C	2
工作电压	V _{CC}	3.14	3.30	3.46	V	

注:

1. 外壳表面温度
2. 环境温度

标准定义表格

Lower Memory Map (A0h)					
IIC 地址	数据长度	寄存器名称	描述	取值 (HEX)	备注
0	1	Identifier	QSFP28	11	
1-2	2	Status	bit0:Data Not Ready; bit1:IntL; bit2: Flat mem	07 00	
3	1	Channel Status LOS Flag	Latched TX/RX LOS indicator	00	
4	1	Channel Status TxFault Flag	Latched TX fault indicator	00	
5	1	Channel Status Reserved5	Reserved	00	
6	1	Module Monitor Temp AW Flag	Latched temperature alarm/ warning and initialization complete	00	
7	1	Module Monitor Vcc AW Flag	Latched Vcc alarm/warning	00	
8	1	Module Monitor Reserved8	Reserved	00	
9-10	2	Channel Mon RxPower AW Flag	Latched Rx Power alarm/ warning	00 00	
11-12	2	Channel Mon TxBias AW Flag	Latched Tx Bias alarm/ warning	00 00	
13-21	9	Channel Mon Reserved13	Reserved	00	
22-23	2	Module Monitor Temp	Internally measured module temperature	00 00	

24-25	2	Module Monitor Reserved24	Reserved	00 00	
26-27	2	Module Monitor Voltage	Internally measured module supply voltage	00 00	
28-33	6	Module Monitor Reserved28	Reserved	00	
34-35	2	Channel Mon Rx1Power	Internally measured RX input power, channel 1	00 00	
36-37	2	Channel Mon Rx2Power	Internally measured RX input power, channel 2	00 00	
38-39	2	Channel Mon Rx3Power	Internally measured RX input power, channel 3	00 00	
40-41	2	Channel Mon Rx4Power	Internally measured RX input power, channel 4	00 00	
42-43	2	Channel Mon Tx1Bias	Internally measured TX bias, channel 1	00 00	
44-45	2	Channel Mon Tx2Bias	Internally measured TX bias, channel 2	00 00	
46-47	2	Channel Mon Tx3Bias	Internally measured TX bias, channel 3	00 00	
48-49	2	Channel Mon Tx4Bias	Internally measured TX bias, channel 4	00 00	
50-81	32	Channel Mon Reserved50	Reserved	00	
82-85	4	Reserved82	Reserved	00	
86	1	Control TxDisable	Txn Read/write bit that allows software disable of transmitters	00	
87	1	Control Rx Rate Select	Rx channel Software Rate Select	00	
88	1	Control Tx Rate Select	Tx channel Software Rate Select	00	
89	1	Control Rx4 App Select	Software Application Select per SFF-8079, Rx Channel 4 (Optional)	00	
90	1	Control Rx3 App Select	Software Application Select per SFF-8079, Rx Channel 3 (Optional)	00	
91	1	Control Rx2 App Select	Software Application Select per SFF-8079, Rx Channel 2 (Optional)	00	
92	1	Control Rx1 App Select	Software Application Select per SFF-8079, Rx Channel 1 (Optional)	00	

93	1	Control Power	Power set to low power mode/Override of LPMode signal setting the power mode with software	00	
94	1	Control Tx4 App Select	Software Application Select per SFF-8079, Tx Channel 4 (Optional)	00	
95	1	Control Tx3 App Select	Software Application Select per SFF-8079, Tx Channel 3 (Optional)	00	
96	1	Control Tx2 App Select	Software Application Select per SFF-8079, Tx Channel 2 (Optional)	00	
97	1	Control Tx1 App Select	Software Application Select per SFF-8079, Tx Channel 1 (Optional)	00	
98-99	2	Control Reserved98	Reserved	00 00	
100	1	Mask TxRx LOS	Masking bit for TX/RX LOS indicator	00	
101	1	Mask TxFault	Masking bit for TX fault indicator	00	
102	1	Mask Reserved102	Reserved	00	
103	1	Mask Temp AW	Masking bit for Temperature alarm/warning and initialization complete	00	
104	1	Mask Vcc AW	Masking bit for Vcc alarm/warning	00	
105-106	2	Mask Reserved105	Reserved	00 00	
107-109	3	Reserved107	Reserved	00	
110	1	Power	Power Less Than 1W	08	
111-112	2	Reserved111	Reserved	00	
113	1	Channel	Four Channel	10	
114-118	5	Reserved107	Reserved	00	
119-122	4	Password Change Entry Area	Password Change Entry Area (optional)	00 00 00 00	
123-126	4	Password Entry Area	Password Entry Area (Optional)	00 00 00 00	
127	1	Page Select	Page Select Byte	00	
Upper Memory Map Page 00h					
IIC 地址	数据长度	寄存器名称	描述	取值 (HEX)	备注
128	1	Identifier	QSFP28	11	

129	1	Ext. Identifier	CLEI code present in Page 02h	10	
130	1	Connector	No separable connector	23	
131-138	8	Tranceiver	Code for electronic compatibility or optical compatibility	80 00 00 00 00 00 00 00	
139	1	Encoding	(64B66B)	05	
140	1	BR, nominal	Nominal Bit Rate 25.5GB/s	FF	
141	1	Extended RateSelect Compliance	Tags for Extended RateSelect compliance	00	
142	1	Length(SMF)	Link length supported for SMF fiber in km	00	
143	1	Length (E-50μm)	Link length supported for EBW 50/125 μm fiber, units of 2 m	00	
144	1	Length (50 μm)	Link length supported for 50/125 μm fiber, units of 1 m	00	
145	1	Length (62.5 μm)	Link length supported for 62.5/125 μm fiber, units of 1 m	00	
146	1	Length (Copper)	Link length supported for copper, units of 1m	-	
147	1	Device Tech	Copper cable unequalized	A0	
148-163	16	Vendor name	MODULETEK	4D 4F 44 55 4C 45 54 45 4B 20 20 20 20 20 20 20	
164	1	Extended Transceiver	Extended Transceiver Codes for InfiniBand	00	
165-167	3	Vendor OUI	QSFP vendor IEEE company ID	00 00 00	
168-183	16	Vendor PN	Part number in Order information	-	
184-185	2	Vendor rev	Revision level for part number provided by vendor (ASCII)	-	
186-187	2	Wavelength	Nominal laser wavelength (Wavelength = value / 20 in nm)	-	
188-189	2	Wavelength Tolerance	Guaranteed range of laser wavelength (+/- value) from Nominal wavelength. (Wavelength Tol. = value/ 200 in nm)	-	

190	1	Max Case Temp	Maximum Case Temperature in Degrees C.	46	
191	1	CC BASE	Check code for Base ID Fields (addresses 128-190)	-	
192-195	4	Options	Rate Select, TX Disable, TX Fault, LOS, Warning indicators for: Temperature, VCC, RX power, TX Bias	0B 00 00 00	
196-211	16	Vendor SN	Serial number provided by vendor	Programmed by Factory	
212-219	8	Date Code	Year,Month,Day	Programmed by Factory	
220	1	Diagnostic Monitoring Type	Indicates which types of diagnostic monitoring are implemented (if any) in the Module. Bit 1,0 Reserved	00	
221	1	Enhanced options	Indicates which optional enhanced features are implemented in the Module.	00	
222	1	Reserved	Reserved	-	
223	1	CC EXT	Check code for the Extended ID Fields (addresses 192-222)	-	
224-255	32	Vendor Specific	Vendor Specific EEPROM	-	
Upper Memory Map Page 02h					
IIC 地址	数据长度	寄存器名称	描述	取值 (HEX)	备注
128-255	128	Upper Memory Map	User Code Area	-	
Upper Memory Map Page 8Ah					
IIC 地址	数据长度	寄存器名称	描述	取值 (HEX)	备注
128-131	4	Firmware Version Number[4]	Firmware Version Number	-	
132-135	4	Datasheet Version Number[4]	Datasheet Version Number	-	
136	1	Security Level	Security Level: 00=Normal Mode; 01=User Mode (level 1); 02=Factory Mode (level 2);	-	
137-138	2	Vcc ADC	Vcc ADC	-	
139-140	2	Temp ADC	Temp ADC	-	
Upper Memory Map Page F0h					

IIC 地址	数据长度	寄存器名称	描述	取值 (HEX)	备注
128-131	4	Password1 long	Level 1 Password	00 00 10 11	

注:

1. 写入密码区缺省为 00000000, 读出为最后的写入值
2. 模块 A0H 的表 00、表 02 带有写保护功能, 进入安全等级 1 可写

用户模式

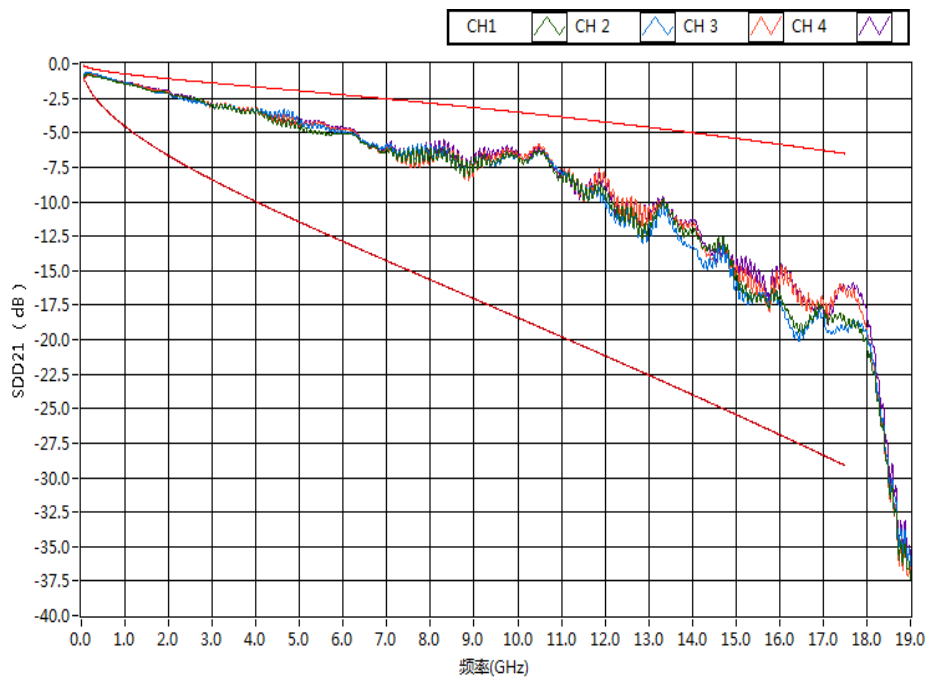
安全等级 1 缺省密码	密码是否可改	权限
00 00 10 11	是 (A0 TF0)	1、可读写 A0 T00/T02
		2、可读 A0 T8A
		3、可读写 A0 TF0

注:

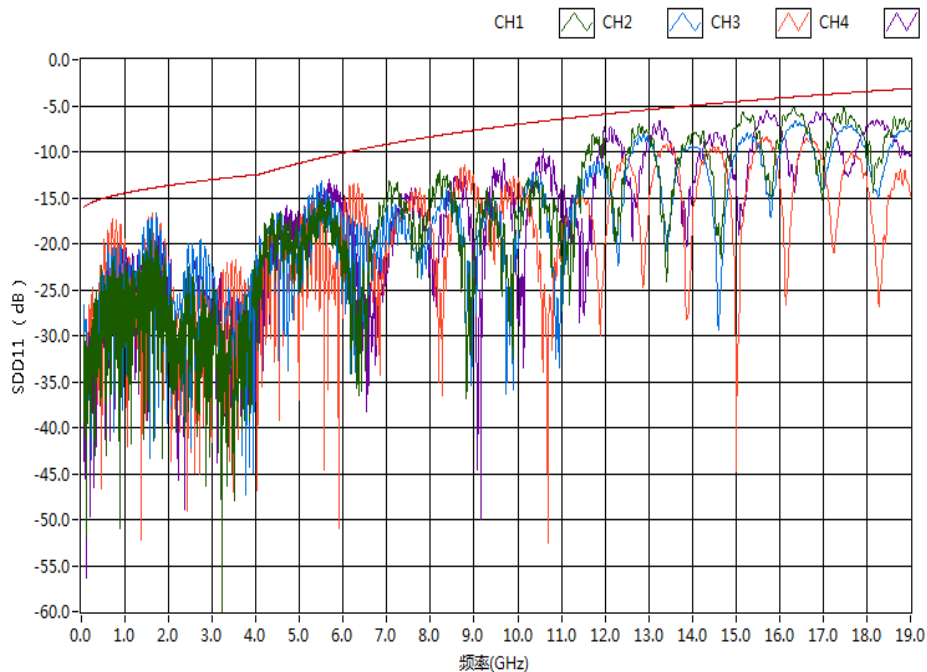
1. 寄存器详情见标准定义表格。

典型 S 参数

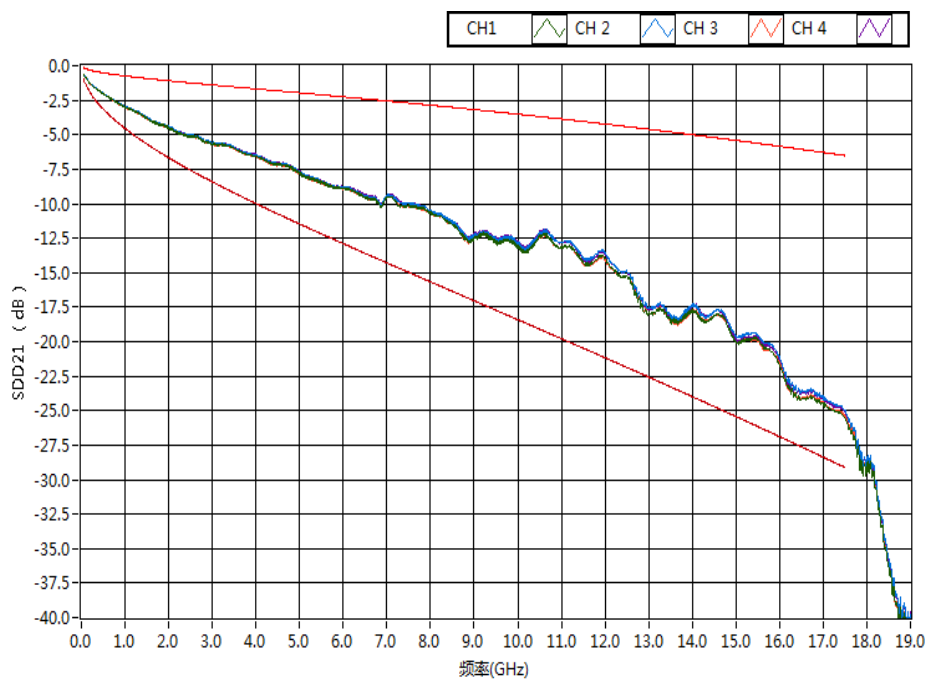
1 米 30AWG 典型插损曲线



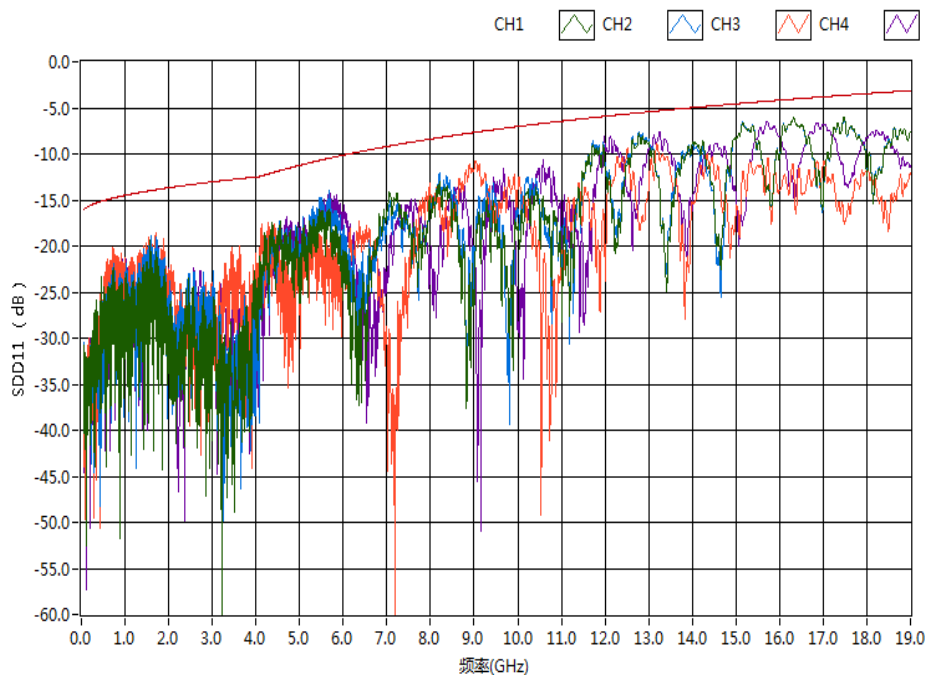
1 米 30AWG 典型反射曲线



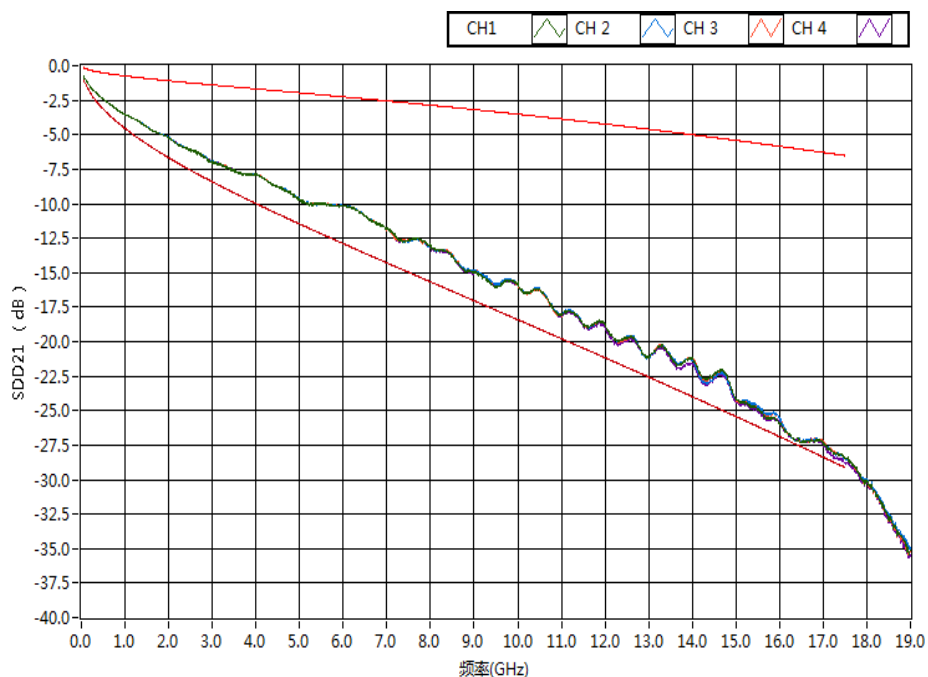
3 米 30AWG 典型插损曲线



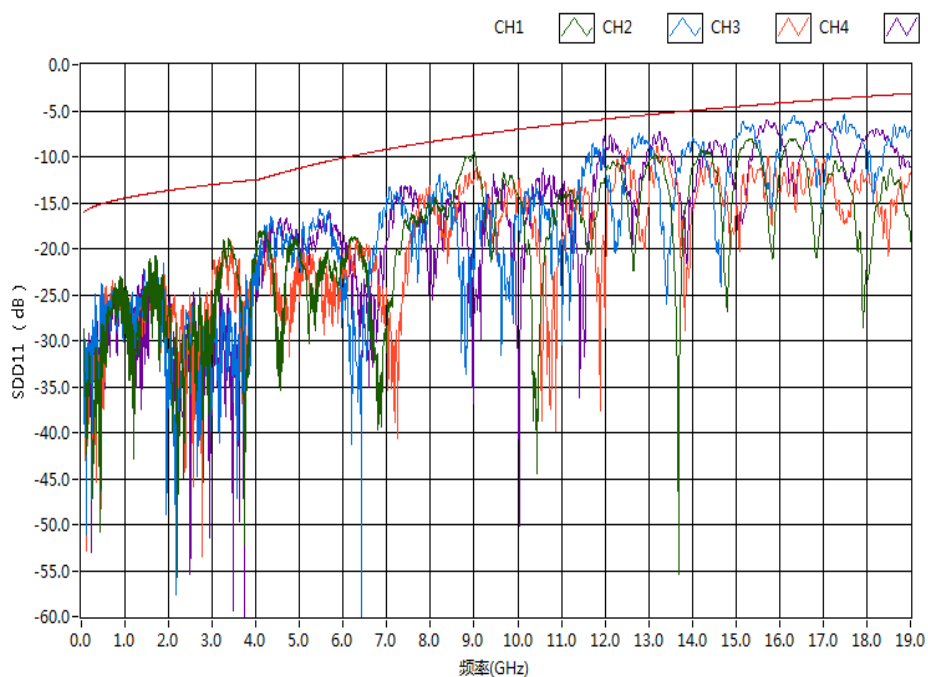
3 米 30AWG 典型反射曲线



5 米 26AWG 典型插损曲线



5 米 26AWG 典型反射曲线



注:

1. 插损标准参考 IEEE802.3bj 92.10.2: $IL < 22.48 \text{ dB} @ 12.89 \text{ GHz}$
2. 反射曲线标准参考 IEEE802.3bj 92.10.3: $SDD_{xx}(\text{dB}) = 16.5 - 2 \times \text{SQRT}(f)$, $0.05 \leq f < 4.1 \text{ GHz}$.
3. 反射曲线标准参考 IEEE802.3bj 92.10.3: $SDD_{xx}(\text{dB}) = 10.66 - 14 \times \log_{10}(f/5.5)$, $4.1 \leq f \leq 19 \text{ GHz}$.

插损等级

型号	插损等级
DAC-QSFP-100G-P-30AWG-1M-D1D1B	CA-25G-N
DAC-QSFP-100G-P-30AWG-2M-D1D1B	CA-25G-N
DAC-QSFP-100G-P-30AWG-2.5M-D1D1B	CA-25G-N
DAC-QSFP-100G-P-30AWG-3M-D1D1B	CA-25G-S
DAC-QSFP-100G-P-28AWG-3M-D1D1B	CA-25G-N
DAC-QSFP-100G-P-26AWG-5M-D1D1B	CA-25G-L

注:

1. 线缆插损等级分类标准: IEEE 802.3by 110-10

线缆规格

参数	符号	最小值	典型值	最大值	单位	备注
线规		30		26	AWG	
线缆阻抗	Z	90	100	110	Ohm	

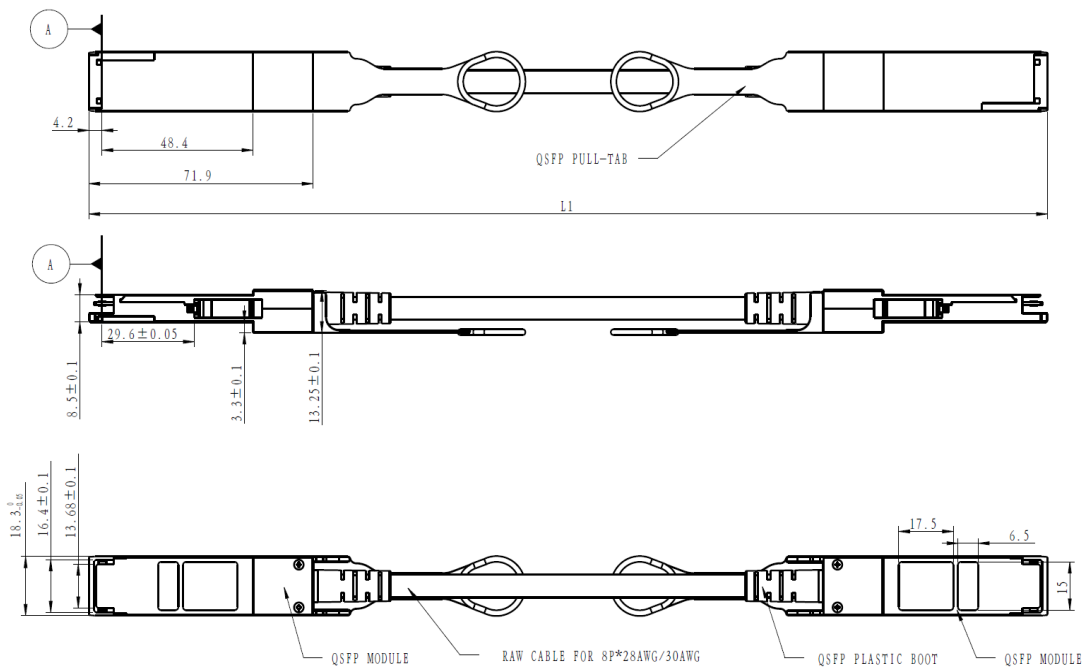
产品重量

参数	符号	典型值	单位	备注
30AWG 产品重量	G_{D30}	145	g/PCS	1
26AWG 产品重量	G_{D26}	190	g/PCS	1
30AWG 电缆重量	G_{C30}	64	g/M	
26AWG 电缆重量	G_{C26}	110	g/M	
防尘帽重量	G_S	1.40	g/个	

注:

1. DAC-QSFP-100G-xxAWG-1M-D1D1B 产品的重量。例如: DAC-QSFP-100G-26AWG-5M-D1D1B 的重量为:
 $190+110*(5-1)+1.4*2=632.8g$

外形尺寸



未注尺寸公差 ±0.2mm
单位：毫米

线径尺寸

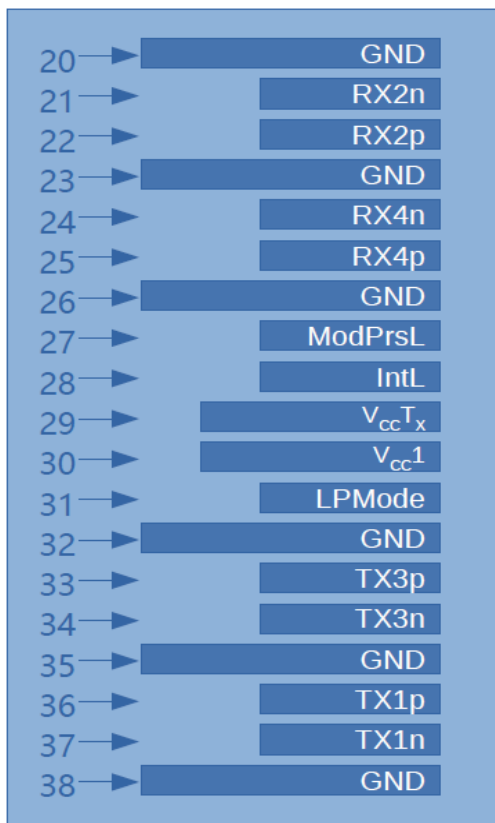
序号	标准线规 AWG	线缆直径 OD(毫米)	最小弯曲半径 R(毫米)
1	30	6.9	35
2	26	9.2	45

标称长度

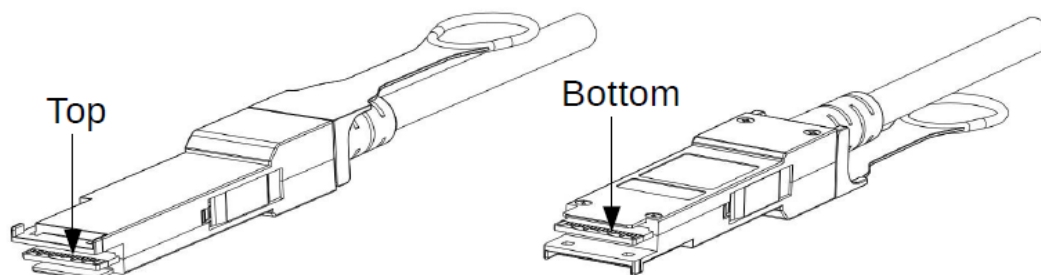
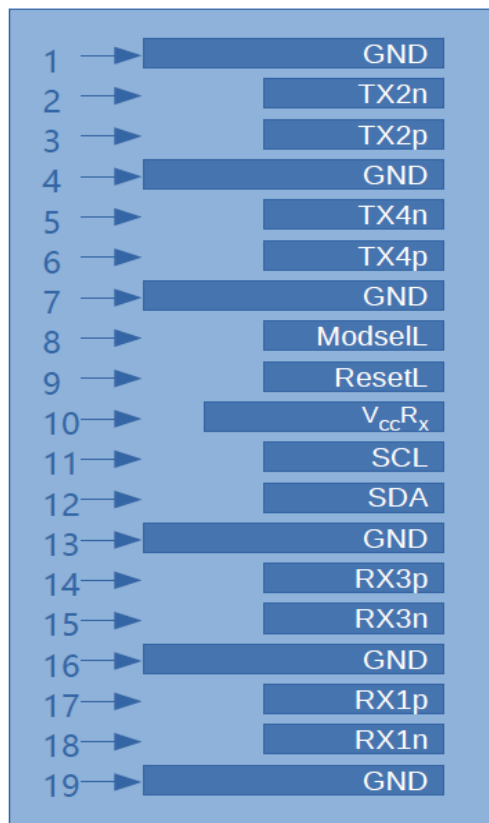
序号	标称长度 L1 (米)	公差范围 ±(厘米)
1	Length≤2	2
2	2<Length≤4	4
3	4<Length≤5	6

QSFP 引脚图

顶部视图



底部视图



QSFP 引脚定义

PIN #	符号	说明	备注
1	GND	地	5
2	TX2n	发射端数据输入负, LAN2	
3	TX2p	发射端数据输入正, LAN2	
4	GND	地	5
5	TX4n	发射端数据输入负, LAN4	
6	TX4p	发射端数据输入正, LAN4	
7	GND	地	5
8	ModSelL	模块选择引脚, 低电平时模块响应两线串口通信	1
9	ResetL	模块重置	2
10	V _{CC} R _X	+3.3V 接收端电源供电	
11	SCL	两线串行接口时钟线	
12	SDA	两线串行接口数据线	
13	GND	地	5
14	RX3P	接收端数据输出正, LAN3	
15	RX3n	接收端数据输出负, LAN3	
16	GND	地	5
17	RX1P	接收端数据输出正, LAN1	
18	RX1n	接收端数据输出负, LAN1	
19	GND	地	5
20	GND	地	5
21	Rx2n	接收端数据输出负, LAN2	
22	Rx2p	接收端数据输出正, LAN2	
23	GND	地	5
24	Rx4n	接收端数据输出负, LAN4	
25	Rx4p	接收端数据输出正, LAN4	
26	GND	地	5
27	ModPrsL	模块插入指示管脚, 在模块内接地	3
28	IntL	中断	4
29	V _{CC} T _X	+3.3V 发射端电源供电	
30	V _{CC} 1	+3.3V 电源	
31	LPMODE	低功耗模式	5
32	GND	地	5
33	Tx3p	发射端数据输入正, LAN3	

34	Tx3n	发射端数据输入负, LAN3	
35	GND	地	5
36	Tx1p	发射端数据输入正, LAN1	
37	Tx1n	发射端数据输入负, LAN1	
38	GND	地	5

注:

1. ModSelL 是输入引脚。当它通过主机保持低电平时, 模块响应 2 线串行通信命令。ModSelL 允许在单个 2 线接口总线上使用多个 QSFP 模块。如果 ModSelL 为“高”, 模块将不响应来自主机的任何 2 线接口通信。ModSelL 在模块中具有内部上拉电阻。
2. 模块重启引脚, 当 ResetL 引脚上低电平持续时间长于最小脉冲长度时会使模块复位, 并将所有用户模块恢复为它们的默认状态, 在执行复位器件, 主机应忽略所有状态位, 直到模块复位中断完成。
3. 该引脚高电平有效, 表示模块在低功耗模式下运行, 该信号对本产品功能无影响。
4. IntL 是输出引脚, 是开路集电极输出, 应在主机板上以 4.7k Ω -10k Ω 电阻上拉到 Vcc。当它是低电平时, 表示模块可能操作故障。主机使用 2 线串行接口识别中断源。
5. 电路接地与外壳接地内部隔离。

参考文献

1. IEEE standard 802.3bj. IEEE Standard Department.
2. IEEE standard 802.3by. IEEE Standard Department.